

|   |  |   |                                    |
|---|--|---|------------------------------------|
|  | <b>SISTEMA DI GESTIONE INTEGRATO QUALITÀ-ACCREDITAMENTO</b><br>UNI EN ISO 9001:2015 - MANUALE OPERATIVO ACCREDITAMENTO | <h1 style="color: red;">PROGRAMMA SVOLTO</h1> | <b>Cod. Mod.</b><br><b>DS-005</b>  |
|   | <b>I.I.S. PRIMO LEVI</b>   |   | <b>Rev.00</b><br><b>01.09.2016</b> |

## PROGRAMMA SVOLTO ANNO SCOLASTICO 2017/2018

|                    |                       |
|--------------------|-----------------------|
| <b>DISCIPLINA:</b> | <b>SISTEMI E RETI</b> |
|--------------------|-----------------------|

|                  |               |                                 |                      |
|------------------|---------------|---------------------------------|----------------------|
| <b>CLASSE:</b> 3 | <b>SEZ. B</b> | <b>INSEGNANTI:</b> FARINA MARCO | <b>MARTONE MARIO</b> |
|------------------|---------------|---------------------------------|----------------------|

|   |
|---|
| <b>LIBRO DI TESTO:</b> SISTEMI E RETI VOL. 1 (NUOVA EDIZIONE) |
|---|

### 1. ATTIVITÀ TEORICHE/PRACTICHE:

|   |   |
|---|---|
| <b>MODULO N. 1</b>  | <b>TITOLO: ARCHITETTURE DEGLI ELABORATORI</b> |
| <ol style="list-style-type: none"> <li><b>1. Introduzione ai calcolatori</b> <ol style="list-style-type: none"> <li>i. La macchina di Turing</li> <li>ii. Il modello Von Neumann</li> <li>iii. Il modello Harvard</li> <li>iv. Architetture degli elaboratori</li> </ol> </li> <li><b>2. La CPU</b> <ol style="list-style-type: none"> <li>i. Il ciclo macchina</li> <li>ii. I registri</li> <li>iii. Modelli di programmazione</li> <li>iv. ALU e CU</li> </ol> </li> <li><b>3. Le memorie</b> <ol style="list-style-type: none"> <li>i. Circuiti Flip-Flop di tipo D</li> <li>ii. Indirizzamento di memoria</li> <li>iii. Tipologie di memoria (RAM, ROM, SSD)</li> <li>iv. Le memorie cache</li> </ol> </li> <li><b>4. I bus</b> <ol style="list-style-type: none"> <li>i. Bus dati, bus indirizzo, bus di controllo</li> <li>ii. Arbitraggio del bus</li> <li>iii. Front side bus</li> <li>iv. Northbridge e Southbridge</li> </ol> </li> </ol> |   |

|  |                               |
|--|-------------------------------|
| <b>MODULO N. 2</b>   | <b>TITOLO: X86 E ASSEMBLY</b> |
| <ol style="list-style-type: none"> <li><b>1. Il processore 8086</b> <ol style="list-style-type: none"> <li>i. I processori Intel</li> <li>ii. Organizzazione della memoria</li> </ol> </li> <li><b>2. Il modello x86</b></li> <li><b>3. Assembly</b> <ol style="list-style-type: none"> <li>i. Assemblaggio di un programma</li> <li>ii. Istruzioni di assegnazione (MOV, variabili, XCHG)</li> <li>iii. Lo stack</li> <li>iv. Istruzioni di salto (CMP, JMP, JA, JB, JE, JAE, JBE)</li> </ol> </li> </ol> |                               |

|   |   |   |  |
|---|---|---|--|
|  | SISTEMA DI GESTIONE INTEGRATO QUALITÀ-ACCREDITAMENTO<br>UNI EN ISO 9001:2015 - MANUALE OPERATIVO ACCREDITAMENTO | <h1 style="color: red;">PROGRAMMA SVOLTO</h1> | Cod. Mod. <b>DS-005</b>                    |
|   | <b>I.I.S. PRIMO LEVI</b>  |   | Pag. 2 di 3<br>Rev.00<br><b>01.09.2016</b> |

|  |                     |
|--|---------------------|
| <b>MODULO N. 3</b>   | <b>TITOLO: RETI</b> |
| <ol style="list-style-type: none"> <li>1. <b>Introduzione al networking</b> <ol style="list-style-type: none"> <li>i. Definizione di rete</li> <li>ii. Tipologie di trasmissione (broadcast/point-to-point)</li> <li>iii. Tipologie di reti</li> <li>iv. Reti wireless</li> </ol> </li> <li>2. <b>Introduzione al modello ISO/OSI</b></li> </ol> |                     |

## 2. ATTIVITÀ DI LABORATORIO:

|  |                     |
|--|---------------------|
| <b>ESERCITAZIONE N. 1</b>  | <b>TITOLO: HTML</b> |
| <ol style="list-style-type: none"> <li>1. <b>Creazione di una pagina HTML</b> <ol style="list-style-type: none"> <li>i. I paragrafi</li> <li>ii. Formattazione del testo</li> <li>iii. Titoli, linee e commenti</li> <li>iv. Allineamento</li> </ol> </li> <li>2. <b>Le immagini</b></li> <li>3. <b>I link</b></li> <li>4. <b>Le liste</b></li> <li>5. <b>Le tabelle</b></li> <li>6. <b>Elementi block e inline</b></li> <li>7. <b>I form</b></li> <li>8. <b>Introduzione ai tag di HTML5</b> <ol style="list-style-type: none"> <li>i. Header</li> <li>ii. Footer</li> <li>iii. Nav</li> <li>iv. Article e Section</li> <li>v. Aside</li> </ol> </li> </ol> |                     |

|  |                    |
|--|--------------------|
| <b>ESERCITAZIONE N. 2</b>  | <b>TITOLO: CSS</b> |
| <ol style="list-style-type: none"> <li>1. <b>Introduzione ai CSS</b> <ol style="list-style-type: none"> <li>i. CSS inline</li> <li>ii. CSS embedded</li> <li>iii. CSS esterni</li> </ol> </li> <li>2. <b>Class e ID</b></li> <li>3. <b>Formattare il testo</b> <ol style="list-style-type: none"> <li>i. Font-family</li> <li>ii. Font-size</li> <li>iii. Font-style</li> <li>iv. Font-weight</li> <li>v. Color</li> <li>vi. Allineamento orizzontale</li> </ol> </li> <li>4. <b>Il box model</b> <ol style="list-style-type: none"> <li>i. I bordi</li> <li>ii. Larghezza e altezza</li> <li>iii. Colorare lo sfondo</li> </ol> </li> <li>5. <b>Posizionamento e layout</b> <ol style="list-style-type: none"> <li>i. Display (block e inline)</li> <li>ii. Posizionamento (statico, fixed, relativo, assoluto)</li> <li>iii. Floating</li> </ol> </li> </ol> |                    |

|   |  |   |                                    |
|---|--|---|------------------------------------|
|  | <b>SISTEMA DI GESTIONE INTEGRATO QUALITÀ-ACCREDITAMENTO</b><br>UNI EN ISO 9001:2015 - MANUALE OPERATIVO ACCREDITAMENTO | <h1 style="color: red;">PROGRAMMA SVOLTO</h1> | <b>Cod. Mod.</b><br><b>DS-005</b>  |
|   | <b>I.I.S. PRIMO LEVI</b>   |   | <b>Rev.00</b><br><b>01.09.2016</b> |

|   |                                  |
|---|----------------------------------|
| <b>ESERCITAZIONE N. 3</b>   | <b>TITOLO: CABLAGGIO DI RETE</b> |
| <p><b>1. Cablaggio di rete</b></p> <ul style="list-style-type: none"> <li>i. Caratteristiche delle reti locali</li> <li>ii. Architettura client-server</li> <li>iii. Apparati di interconnessione</li> <li>iv. Categorie di cavi Ethernet</li> <li>v. Tipologie di schermatura</li> <li>vi. Realizzazione dei cavi di rete dritti e incrociati e relativa strumentazione</li> </ul> |                                  |

Torino, 7/6/2018

I Docenti

I Rappresentanti di Classe

---



---



---



---